

МЕТОДЫ ВЫЯВЛЕНИЯ НЕИСПРАВНОСТЕЙ ТЕХНИЧЕСКИХ ОБЪЕКТОВ ПРИ ИХ ЭКСПЛУАТАЦИИ

Арипова Чарос Муроджон кизи

доктарант, *Ташкентский государственный транспортный университет*
charosaripova1990@gmail.com

Юнусовой Гулшаной Умарали кизи

ассистент, *Ташкентский государственный транспортный университет*
yunusovagulshanoy142@gmail.com

Жоникулов Эгамберди Шавкат угли

доктарант, *Ташкентский государственный транспортный университет*
egamberdijoniqulov@gmail.com

Аннотация: Разрабатываемые и внедряемые новые микроэлектронные и микропроцессорные устройства железнодорожной автоматики и телемеханики прямо или косвенно обеспечивают безопасность транспортного процесса, что требует от их производителей поиска новых решений по повышению устойчивости к отказам систем железнодорожной автоматики и телемеханики. Анализ проблем, возникающих при использовании новых элементов, показал целесообразность использования теоретических методов, разработанных в современных условиях. Наиболее эффективный из них требует дальнейших исследований, чтобы найти наилучший баланс между тестируемостью, отказоустойчивостью и стоимостью оборудования.

Ключевые слова: Анализ, коммутация, технология, автоматизация, функциональная диагностика, критическая, парафазная.

METHODS FOR DETECTING MALFUNCTIONS OF TECHNICAL OBJECTS DURING THEIR OPERATION

Aripova Charos Murodjon kizi,

PhD student, Tashkent state transport university
charosaripova1990@gmail.com

Yunusova Gulshanoy Umarali kizi,

assistant, Tashkent state transport university
yunusovagulshanoy142@gmail.com

Jonikulov Egamberdi Shavkat ugli

PhD student, Tashkent state transport university
egamberdijoniqulov@gmail.com

Annotation: The new microelectronic and microprocessor devices of railway automation and telemechanics being developed and introduced directly or indirectly ensure the safety of the transport process,

requiring their manufacturers to search for new solutions to increase the resistance to failures of railway automation and telemechanics systems. The analysis of the problems arising in the use of new elements showed the expediency of using the theoretical methods developed in the current conditions. The most efficient of these requires further research to find the best balance between testability, fault tolerance and hardware cost.

Key words: Analysis, switching, technology, automation, functional diagnostics, critical, paraphase.

ВВЕДЕНИЕ

Для обеспечения надежности функционирования устройства автоматики (УА) необходимо решать задачу контроля выполнения рабочих алгоритмов и обнаружения возникающих в нем отказов. Неисправности элементов, входящих во внутреннюю структуру устройства автоматики, приводят к неверной реакции на выходе устройства. Широко для целей парирования неисправностей применяют методы обнаружения неисправностей, внесение избыточности в структуры объектов за счет аппаратного и программного резервирования и диверситета [91, 100].

МЕТОДЫ ОБНАРУЖЕНИЯ НЕИСПРАВНОСТЕЙ В ПРОЦЕССЕ ФУНКЦИОНИРОВАНИЯ ТЕХНИЧЕСКИХ ОБЪЕКТОВ

Известны два подхода к синтезу устройств автоматики с обнаружением отказов [77]. Рассмотрим первый способ. Суть его можно (рис. 12) пояснить следующим образом. Для некоторого устройства автоматики $F(x)$, снабженного t выходами, организуется СВК таким образом, что входы которой должны быть соединены с входами и выходами контролируемого устройства.

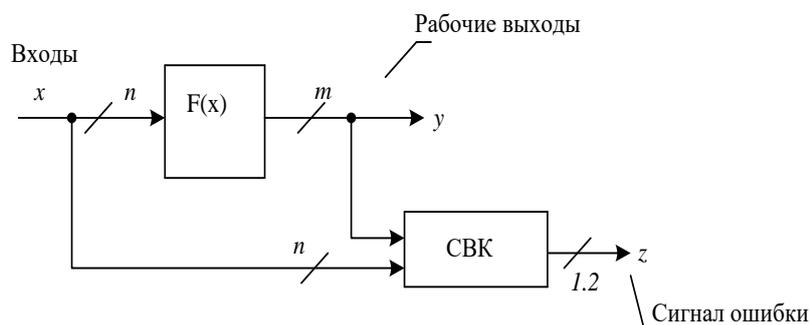


Рис.1. Классическая структура организации контроля устройства

В результате этого СВК производит контроль состояния устройства $F(x)$ на основе сравнения поступающих на вход устройства последовательностей значений путем анализа выходных реакций. Пример на основе такой реализации СВК приведен (рис. 1.4). Структура предусматривает включение в состав СВК блока контрольной логики $G(x)$, снабженного K выходами. Как вариант, блок $G(x)$ может являться копией блока $F(i)$. В этом случае будет реализована

структура дублирования [77]. Выходы обоих блоков подключаются к входам схемы сравнения (СС). Она производит пространственное сравнение двух входных векторов в каждом разряде. Схема сравнения формирует сигнал об ошибке в случае обнаружения отличий в выходных реакциях устройств.

Структура СС в общем случае проще, чем структуры контролируемых устройств. Однако стоит учесть вероятность возникновения отказов и в самой СВК. Возможны два случая выходной реакции при наличии ошибки в СВК:

- ложное отключение объекта управления от устройства автоматизации;
- неверная функция управления объектом.

При использовании подобных схем в системах управления критического применения данные реакции недопустимы.

Задача контроля исправности СВК решается за счет наделения его свойством самопроверяемости [77].

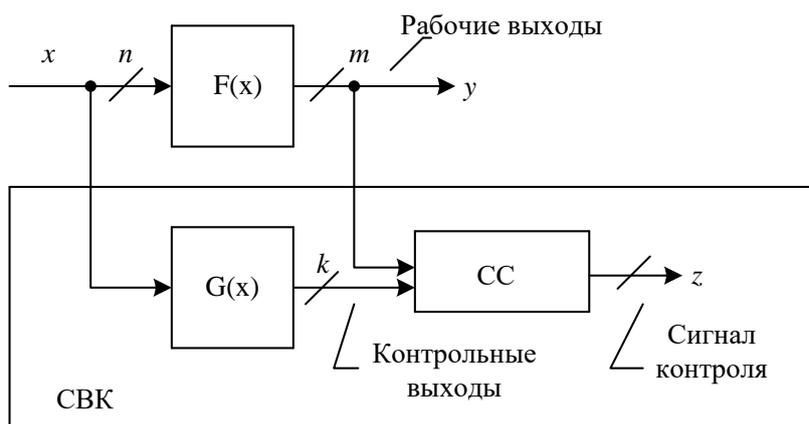


Рис.2. Структурная схема организации контроля с параллельным вычислением данных

В самопроверяемых элементах используется троичное представление логических сигналов. К двум основным сигнала (логический «0» и логическая «1») вводится третье - защитное состояние \emptyset . Элемент реализуется таким образом, чтобы все ложные переходы приводили к достижению состояния \emptyset . Наиболее просто это условие выполняется при так называемом парафазном кодировании (two-rail logic). Сигнал X представляется с помощью единичной X и нулевой \bar{X} фаз (X \bar{X}). Логический 0 кодируется комбинацией 01, логическая 1 - комбинацией 10. Защитному состоянию \emptyset сопоставляются комбинации 00, 11 [70, 80, 82].

Недостатком применения парафазной логики является необходимость реализации самопроверяемых схем, число сигналов в которых увеличено по сравнению с традиционными подходами.

При функциональном диагностировании самопроверяемость позволяет судить об исправном состоянии как основного устройства, так и СВК

Другой вариант организации контроля устройства показан на (рис. 3.) [77]

Его отличительная особенность в том, что избыточность, которая позволяет производить обнаружение ошибок, вносится в основной комплект F(x). Что

позволяет улучшить контролепригодность и упростить структуру внешней СВК.

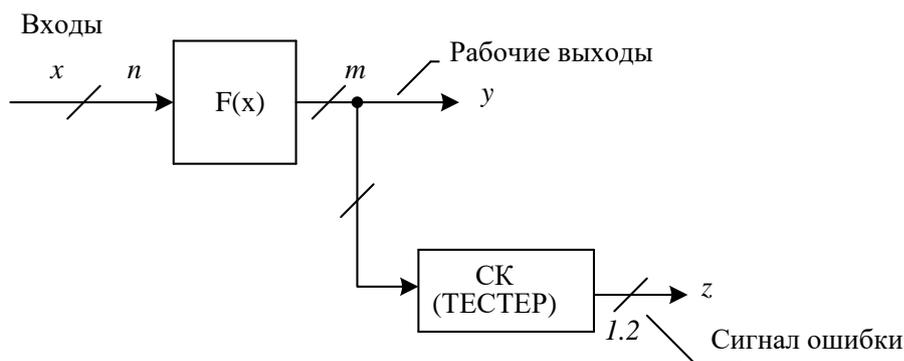


Рис.3. Структура организации контроля с внесением избыточности в сам объект диагностирования

Идея такой структуры при синтезе устройства сводится к использованию теории помехоустойчивого кодирования [77]. Таким образом, что все отказы внутренней структуры устройства рассматриваются как помехи при передаче информации [34]. Для их фиксации выбирают коды с обнаружением ошибок - чаще всего, классические коды с суммированием (коды Бергера) и их разнообразные модификации [71], либо же коды с коррекцией ошибок [72]. Факт наличия отказа проявляется в искажении кодового вектора. Данную реакцию фиксирует специальное устройство определяющее факт принадлежности кодового вектора на его входе заданному коду. Класс таких схем определен наименованием - тестер [81, 83, 132, 141].

В рамках данного подхода возможны два метода реализации контролепригодных устройств автоматики:

1. Построение внутренней структуры устройства осуществляется по заданным таблицам переходов и выходов. Причем, таким образом, чтобы значения на рабочих выходах устройства соответствовали словам некоторого кода с обнаружением ошибок. В данном случае возникновение отказа в структуре элементов устройства вызовет искажение слов выбранного кода, тем самым ошибка будет обнаружена.
2. Второй метод состоит в придании качества контролепригодности уже существующему устройству (рис. 4.) [77]. В этом случае происходит наращивание структуры за счет интеграции в нее дополнительного устройства автоматики $G(x)$ так что при штатной работе элементов на входе СВК формируется кодовый вектор, принадлежащий заданному коду. Отказы вносят искажения в эти вектора и обнаруживаются.

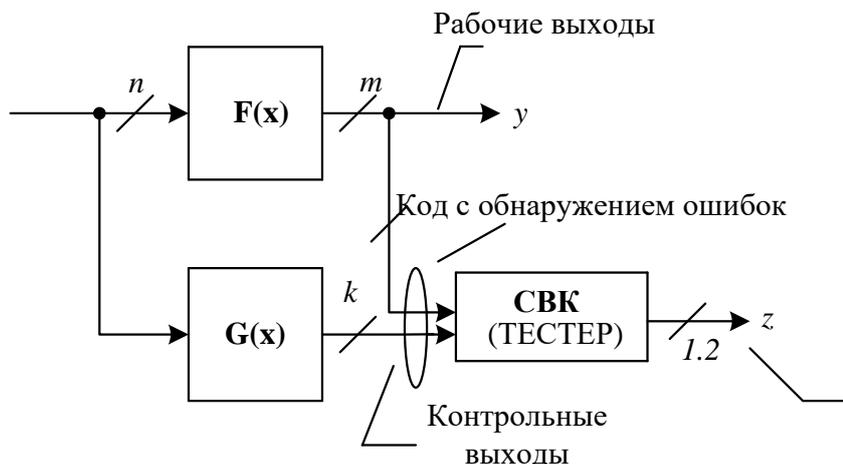


Рис.4. Схема вычисления

ЗАКЛЮЧЕНИЕ

Разработка систем контроля состояний рельсовых линий с высокими эксплуатационно-техническими характеристиками, необходимость снижения энерго и материалоемкости при одновременном увеличении надежности аппаратных средств и повышении достоверности процедур обработки полезных сигналов в условиях воздействия различного рода дестабилизирующих факторов, является актуальной задачей.

В последние годы в связи с прогрессом в области электроники и, в частности, с появлением микропроцессоров наметилась тенденция широкого их использования в системах железнодорожной автоматики. Внедрение микропроцессорной и микроэлектронной техники позволяет устранить основные недостатки релейных систем контроля состояния рельсовой линии, такие как неустойчивость работы в условиях воздействия дестабилизирующих факторов, низкую надежность и высокую стоимость, низкое быстродействие и значительные энерго и материалоемкость [14, 15].

Итак, разрабатываемые и внедряемые новые микроэлектронные и микропроцессорные устройства железнодорожной автоматики и телемеханики, которые обеспечивают прямо или косвенно безопасность процесса перевозок, требуют от их разработчиков поиск новых решений, позволяющих повысить отказоустойчивость, систем ЖАТ. Проведенный анализ проблем, возникающих в результате использования новых элементов, показал, что разработанные теоретические методы целесообразно использовать в сложившихся условиях. Наиболее эффективные из них требуют дополнительного исследования с целью нахождения наилучшего баланса между свойствами контролепригодности, отказоустойчивости и аппаратными затратами.

СПИСОК ЛИТЕРАТУРЫ

1. https://umczdt.ru/shop/sistemy_obespecheniya_dvizheniya_poezdov/lisenkov_v_m_pod_red_sistemy_upravleniya_dvizheniem_poezdov_na_peregonakh_chast_3/
Лисенков В.М. (под ред.) "Системы управления движением поездов на перегонах. Часть 3", 2016 г., 174 с.
2. "Самоучитель по программированию PIC контроллеров для начинающих"
<http://ikarab.narod.ru> E-mail: karabea@lipetsk.ru
3. Chuck Hellebuysck Programming PIC Microkontrollers With PICBASIC - Elsevier Science, 2003
4. Тавернье К. PIC-микроконтроллеры. Практика применения. – М: ДМК Пресс, 2002.
5. Предко М. Справочник по PIC-микроконтроллерам. – М.: ДМК Пресс, 2002.
6. Архипов Е. В., Гуревич В. Н. Справочник электромонтера СЦБ – М.: Транспорт, 1990.
7. Сороко В.И., Кайманов В. М., Казиев Г. Д. Автоматика, телемеханика, связь и вычислительная техника на железных дорогах России: Энциклопедия: в 2т. Т.1. – М.: НПФ Планета, 2006
8. <http://eav.ru/publ1.php?page=1&publid=2014-09a17>
9. <https://elib.tstu.uz>